

(54) DRIVING DEVICE FOR LIQUID CRYSTAL DISPLAY PANEL

(11) 4-52683 (A) (43) 20.2.1992 (19) JP

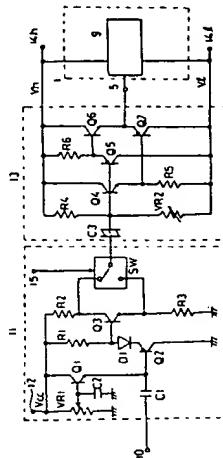
(21) Appl. No. 2-162340 (22) 20.6.1990

(71) SANYO ELECTRIC CO LTD (72) KAZUTOMO NOHARA

(51) Int. Cl^s. G09G3/36, G02F1/133, H04N5/66

PURPOSE: To increase the degree of freedom of the design of a video processing circuit and to omit the offset adjustment of a common electrode voltage by providing an output buffer circuit at a past stage of the video processing circuit and setting the center potential of a video signal to the best value.

CONSTITUTION: The capacitor 3 in the initial stage of an output buffer circuit 13 removes the DC component of the output signal of an analog switch SW and sets the center potential Vcent to 0V. Further, the buffers of transistors(TR) Q4 - Q7, resistances R4 - R6, and a variable resistance VR 2 form a DC superposing means and the voltage at the operation bias points of the TRs Q4 and Q5 are set to the best DC bias value of a center potential corresponding to the driving characteristics of the display panel. Then the best DC bias voltage is superposed upon the output signal of the capacitor C3 and an AC video signal is shifted by an offset quantity to omit the adjustment of the common voltage, so that the display panel 2 is driven in the best state.



(54) DRIVING METHOD OF LIQUID CRYSTAL DISPLAY PANEL

(11) 4-52684 (A) (43) 20.2.1992 (19) JP

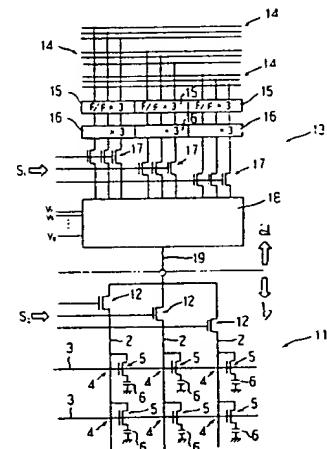
(21) Appl. No. 2-163664 (22) 20.6.1990

(71) NEC KANSAI LTD (72) KAZUMICHI AOKI

(51) Int. Cl^s. G09G3/36, G02F1/133

PURPOSE: To increase the colors of a color display on an inexpensive liquid crystal display panel by synchronizing a driver IC with respective switching elements of the liquid crystal display panel, and dividing one output of the former into source data with time and supplying them to plural source lines.

CONSTITUTION: The driver IC 13 sends source data out of respective data lines 14 to an output circuit 18 through flip-flop circuits 15, latch circuits 16, and 1st switching elements 17. At this time, the elements 17 are turned ON in order with a gate control signal S₁ and the circuit 18 turns ON desired switching circuits in order according to the source data to output a desired voltage in an intermediate-level voltage. Then the liquid crystal display panel 11 turns ON 2nd switching elements 12 in order with a gate control signal S₂ and plural source lines 2 can be driven in order with desired intermediate level voltages which are divided with time and sent out of one output 19 of the circuit 18.



a: driver IC. b: liquid crystal display panel

(54) MONITOR AND CONTROL EQUIPMENT

(11) 4-52685 (A) (43) 20.2.1992 (19) JP

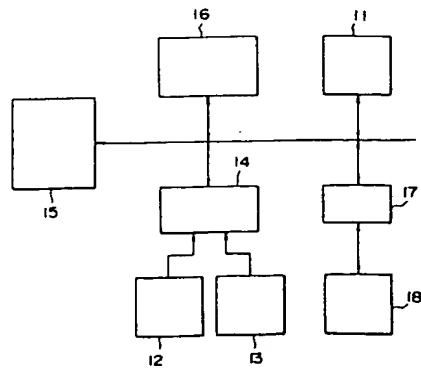
(21) Appl. No. 2-161427 (22) 21.6.1990

(71) TOSHIBA CORP (72) TETSUYA KONNAI

(51) Int. Cl^s. G09G5/00, G01D21/00, G05B23/02

PURPOSE: To output data to all places of requesting instruments by single key operation by providing a table where the number of digital data output requests, instrument numbers, and output places are registered and a means which repeats output processing as many times as requests.

CONSTITUTION: When there is a data output request, the instrument number, output place, and the number of data output requests are registered in the instrument number area of the data output information control table 16 according to coordinate information outputted from a touch panel corresponding to the screen of a CRT display part 11. When an EXE key is operated, digital data is outputted to "ON" of a push-button switch according to the registered contents and the same processing is repeated until the requests are all outputted. Therefore, even when output requests for digital data are generated successively, the digital data can be outputted speedily by easy operation to improve the function of the whole system greatly.



13: keyboard, 14: input control part, 15: main control part (CPU), 17: input/output port, 18: external equipment

Best Available Cop

⑯ 日本国特許庁 (JP)

⑪ 特許出願公開

⑫ 公開特許公報 (A) 平4-52684

⑬ Int.CI. 5

G 09 G 3/36
G 02 F 1/133

識別記号

5 5 0

序内整理番号

8621-5G
8806-2K

⑭ 公開 平成4年(1992)2月20日

審査請求 未請求 請求項の数 1 (全5頁)

⑮ 発明の名称 液晶表示パネルの駆動方法

⑯ 特 願 平2-163664

⑰ 出 願 平2(1990)6月20日

⑱ 発明者 青木 一道 滋賀県大津市晴嵐2丁目9番1号 関西日本電気株式会社
内

⑲ 出願人 関西日本電気株式会社 滋賀県大津市晴嵐2丁目9番1号

⑳ 代理人 弁理士 江原 省吾

明細書

1. 発明の名称

液晶表示パネルの駆動方法

2. 特許請求の範囲

(1) アクティブマトリクス方式の液晶パネルのY方向に延びてX方向に多数本配列したソースラインをドライバICで駆動制御する方法であって、複数のデータラインを有するドライバICの各データラインに第1のスイッチング素子を設けると共に上記液晶表示パネルの各ソースラインに第2のスイッチング素子を設け、上記ドライバICの1出力をデータラインと対応する液晶表示パネルの複数のソースラインに接続し、ドライバICの第1の各スイッチング素子に液晶表示パネルの第2の各スイッチング素子を同期させて順次ON・OFFさせることによりデータラインからのソースデータを時分割してドライバICの1出力から上記データラインと対応するソースラインに供給するようにしたことを特徴とする液晶表示パネルの駆動方法。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は液晶表示パネルの駆動方法に関し、群しくはパーソナルコンピュータやワードプロセッサ等のOA機器、テレビジョンなどのカラーディスプレイとして使用される液晶表示パネルを駆動制御する方法に関する。

[従来の技術]

パーソナルコンピュータやワードプロセッサ等のOA機器、テレビジョンなどに使用される液晶表示パネルには、単純マトリクス方式とアクティブマトリクス方式がある。前者単純マトリクス方式では液晶表示パネルの製造コストが低いという利点がある反面、応答速度や視認特性が低くて画質が悪いという欠点がある。これに対し、後者アクティブマトリクス方式では、液晶表示パネルの製造コストが高いという欠点がある反面、応答速度や視認特性が非常に良好で画質が優れ、特に階調を伴うカラー表示に好適である。近年カラー表示での多色化が進む傾向にあり、この点で上記

アクティブマトリクス方式が多用されている。

このアクティブマトリクス方式は、液晶表示パネルの各画素にトランジスタ或いはダイオードの制御用素子を有するものであり、この制御用素子にトランジスタを使用したものは、具体的に、ガラス基板上に TFT (Thin Film Transistor; 薄膜トランジスタ) を形成した構造を有する。

このTFTによるアクティブマトリクス方式の液晶表示パネル(1)は、例えば第4図及び第5図に示すようにY方向に延びてX方向に沿って多数本配列したX電極であるソースライン(2)

(2)…と、X方向に延びてY方向に沿って多数本配列したY電極であるゲートライン(3) (3)…とを、液晶(図示せず)の表面にマトリクス状に配設し、その液晶の裏面側にバックライトを配置した構造で、上記ソースライン(2)とゲートライン(3)の交差点が画素(4)となり、この画素(4)にトランジスタ(5)及びコンデンサ(6)を接続したものである。上記画素(4)ではトランジスタ(5)がONして液晶での光の透

過率が変化すると共にコンデンサ(6)が充電され、上記トランジスタ(5)がOFFしてもコンデンサ(6)の充電電圧による液晶での光の透過状態を次にトランジスタ(5)がONするまでの間保持する。このような方式により液晶表示パネル(1)の画質における画質の向上を図っている。上述のように上記ソースライン(2)にデータに応じた所定の電圧を印加するドライバIC(7)をソースライン(2)に接続している。

(発明が解決しようとする課題)

上述したように従来では、液晶表示パネル(1)のソースライン(2)に所定の電圧を印加するドライバIC(7)の1出力(8)を1対1の対応関係でもって1本のソースライン(2)に接続している。従って、例えばRGBごとに640、即ち 640×3 本のソースライン(2)を持つOA機器用カラー表示パネル(1)の各ソースライン(2)に、120本の出力(8)を持つドライバIC(7)を接続しようとすると、計16個のドライバIC(7)を必要とする。

ところで、階調を伴うカラー表示を行う場合には、各画素(4)のトランジスタ(5)に印加されるON・OFF電圧間で複数の中間レベル電圧を任意に設定する。例えばRGBごとに8階調設定すれば計512色のカラー表示が可能となる。近年、カラー表示での多色化が進む傾向にある中で、階調を増加させようとすると、トランジスタ(5)に印加される電圧の制御が難しくなり、これによりドライバIC(7)の規模が大きくなると共にドライバIC(7)自体も高価となって液晶表示パネルのコストアップを招くという問題があった。

そこで、本発明は上記問題点に鑑みて提案されたもので、その目的とするところは安価な液晶表示パネルでカラー表示の多色化を実現し得る液晶表示パネルの駆動方法を提供することにある。

(課題を解決するための手段)

本発明における上記目的を達成するための技術的手段は、アクティブマトリクス方式の液晶パネルのY方向に延びてX方向に多数本配列したソ

ースラインをドライバICで駆動制御する方法であつて、複数のデータラインを有するドライバICの各データラインに第1のスイッチング素子を設けると共に上記液晶表示パネルの各ソースラインに第2のスイッチング素子を設け、上記ドライバICの1出力をデータラインと対応する液晶表示パネルの複数のソースラインに接続し、ドライバICの第1の各スイッチング素子に液晶表示パネルの第2の各スイッチング素子を同期させて順次ON・OFFさせることによりデータラインからのソースデータを時分割してドライバICの1出力から上記データラインと対応するソースラインに供給するようにしたことである。

(作用)

本発明方法では、ドライバICの第1のスイッチング素子と液晶表示パネルの第2のスイッチング素子とを同期させて上記ドライバICのデータラインからのソースデータを時分割するようにしたから、ドライバICの1出力から複数のソースラインに上記ソースデータを供給することができ、液晶

特開平4-52684 (3)

表示パネルの全ソースラインに接続するドライバICのコンパクト化或いは個数の低減化が図れる。

【実施例】

本発明に係る液晶表示パネルの駆動方法の実施例を第1図乃至第3図を参照しながら説明する。

第1図及び第2図に示す本発明の液晶表示パネル(11)は、第4図及び第5図に示す従来の液晶表示パネル(1)と略同一構造であり、その同一、又は相当部分については同一参照符号を付して重複説明は省略する。本発明の液晶表示パネル(11)が従来のものと相異する点は、液晶表示パネル(11)の各ソースライン(2)(2)…の入力側に第2のスイッチング素子(12)(12)…を設けたことにある。この第2のスイッチング素子(12)(12)…は、ソースライン(2)(2)…とゲートライン(3)(3)…とが交差する各箇所(4)(4)…に設けたトランジスタ(5)(5)…と同様、ガラス基板上にTFTを形成すればよい。

次に上記液晶表示パネル(11)のソースライン

(2)(2)…に所定の電圧を印加する本発明のドライバIC(13)は、第1図及び第2図に示すように複数、例えばRGBに対応させて3本のデータライン(14)(14)(14)を有する。各データライン(14)(14)(14)は3ビットのソースデータを伝送して8階調の512色カラー表示を可能とする。尚、上記データライン(14)は必ずしもRGBに対応させる必要はない、2本或いは4本以上有することも可能である。また、16階調の4096色カラー表示を行う場合には、各データライン(14)では4ビットのソースデータを伝送することになり、カラー表示での階調設定に基づいてデータライン(14)でのビット数を設定すればよい。上記各データライン(14)(14)(14)にはフリップフロップ回路(15)(15)(15)及びラッチ回路(16)(16)(16)が接続される。このフリップフロップ回路(15)(15)(15)は1ビットのソースデータを記憶する回路であり、ラッチ回路(16)(16)(16)も1ビットのソースデータを所定時間保持する回路であるため、上述した

ように3ビットのデータライン(14)(14)(14)ではフリップフロップ回路(15)(15)(15)及びラッチ回路(16)(16)(16)を夫々3個ずつ有する。本発明では、上記ラッチ回路(16)(16)(16)の出力に第1のスイッチング素子(17)(17)(17)を接続し、この第1のスイッチング素子(17)(17)(17)を介して出力回路(18)を接続する。尚、上記第1のスイッチング素子(17)は各データライン(14)ごとにビット数に応じて3個ずつ設けられる。上記出力回路(18)では、データライン(14)の3入力に対して1出力(19)が設けられ、この1出力(19)を液晶表示パネル(11)の3本のソースライン(2)(2)(2)に第2のスイッチング素子(12)(12)(12)を介して共通接続する。この出力回路(18)は、3ビットのソースデータによるデジタル入力をアナログ変換して所望のレベルの電圧を出力するもので、第3図に示すように8階調によるカラー表示では、トランジスタ(5)(5)…の中間レベル電圧を8段階に設定するために、3ビット

のソースデータと対応する8個のスイッチング回路(20)(20)…を有し、この各スイッチング回路(20)(20)…に第1～第8の中間レベル電圧 $V_1 \sim V_8$ を入力する。各スイッチング回路(20)(20)…の各出力は共通接続されて出力回路(18)の1出力(19)となる。尚、この出力回路(18)の動作時、どのスイッチング回路(20)(20)…を選択するかはデコーダ回路(図示せず)によって行われる。

次に上記構成からなる液晶表示パネル(11)及びドライバIC(13)の動作を説明する。

まず、ドライバIC(13)では、各データライン(14)(14)(14)の3ビットのソースデータはフリップフロップ回路(15)(15)(15)で記憶されると共にラッチ回路(16)(16)(16)で所定時間保持される。このラッチ回路(16)(16)(16)から出力されたソースデータは、第1のスイッチング素子(17)(17)(17)を介して出力回路(18)に送出される。この時、上記第1のスイッチング素子(17)(17)(17)をゲート制御

特開平4-52684 (4)

信号 (S_1) の印加により順次 ON させる。これにより出力回路 (18) では、データライン (14) (14) でのソースデータに基づいて所望のスイッチング回路 (20) (20) …を順次 ON させて第 1 ~ 第 8 の中間レベル電圧 V_1 ~ V_8 のうち所望の電圧を順次出力する。そして、液晶表示パネル (11) では上記ドライバIC (13) の第 1 のスイッチング素子 (17) (17) (17) と同期させて第 2 のスイッチング素子 (12) (12) (12) をゲート制御信号 (S_2) により順次 ON させ、出力回路 (18) の 1 出力 (19) から時分割して送出される所望の第 1 ~ 第 8 の中間レベル電圧 V_1 ~ V_8 を所定のソースライン (2) (2) (2) に順次供給する。

ところで、本発明のドライバIC (13) では複数、例えば 3 本のソースライン (2) (2) (2) のトランジスタ (5) (5) (5) を 1 つの出力回路 (18) で駆動することができる。これに対し、従来のドライバIC (7) では、3 本のソースライン (2) (2) (2) のトランジスタ (5)

(5) (5) を駆動するためには 3 つの出力回路を必要とする。一般にドライバICの出力回路はドライバIC 内部に組込まれた回路構成の中で大半の面積を占めるため、出力回路の個数の低減化が図れてドライバIC (13) の大幅なコンパクト化が実現容易となり、或いは液晶表示パネル (11) の全ソースライン (2) (2) …に接続されるドライバIC (13) 自体の個数の低減化を図ることも可能となる。

(発明の効果)

本発明方法によれば、ドライバICの第 1 のスイッチング素子と液晶表示パネルの第 2 のスイッチング素子とを同期させて上記ドライバICの 1 出力からソースデータを時分割して複数のソースラインに供給するようにしたから、ドライバICのコンパクト化或いは個数の低減化が図れるので、安価な液晶表示パネルでカラー表示の多色化を実現することが可能となる。

4. 図面の簡単な説明

第 1 図乃至第 3 図は本発明方法の実施例を説明

するためのもので、第 1 図は液晶表示パネル及びドライバIC の一部を示す部分回路ブロック図、第 2 図は液晶表示パネルのソースライン、ゲートライン及びドライバIC を示す平面図、第 3 図は第 1 図のドライバIC の出力回路内部を示す回路ブロック図である。

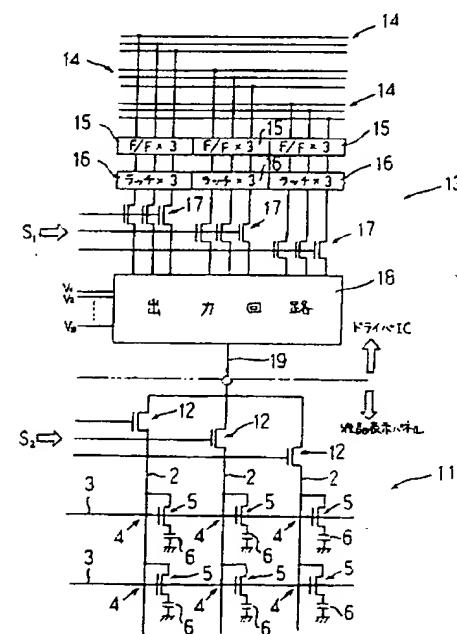
第 4 図及び第 5 図は従来の液晶表示パネルの駆動方法を説明するためのもので、第 4 図は液晶表示パネルのソースライン、ゲートライン及びドライバIC を示す平面図、第 5 図は第 4 図の液晶表示パネルの画素を示す要部拡大平面図である。

(2) …ソースライン、(11) …液晶表示パネル、
(12) …第 2 のスイッチング素子、
(13) …ドライバIC、
(14) …データライン、
(17) …第 1 のスイッチング素子、
(19) …1 出力。

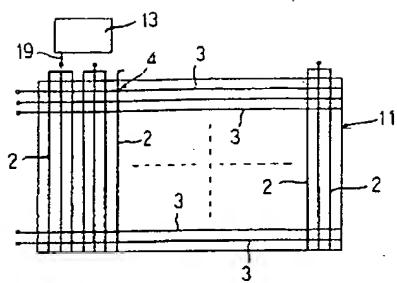
特許出願人 関西日本電気株式会社
代理人 江原省吾

第 1 図

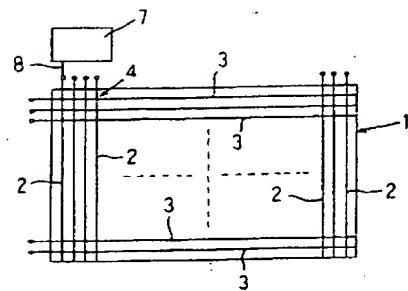
2: ソースライン	13: ドライバIC
11: 液晶表示パネル	14: データライン
12: 第 2 のスイッチング素子	17: 第 1 のスイッチング素子
	19: 1 出力



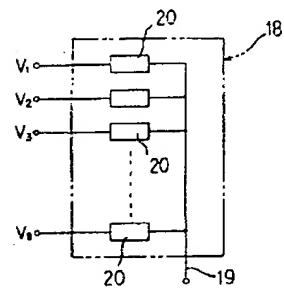
第2図



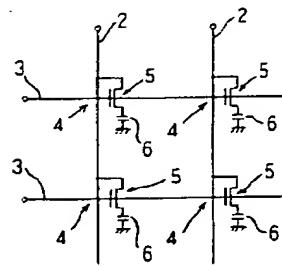
第4図



第3図



第5図



**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER: _____**

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.